

CICIARELLI Juan Pablo

Currículum Vitae

DATOS PERSONALES

NOMBRE: Juan Pablo
APELLIDO: Ciciarelli
FECHA DE NACIMIENTO: 11 de Agosto de 1983
LUGAR DE NACIMIENTO: La Plata, Pcia. de Buenos Aires, Argentina
ESTADO CIVIL: Soltero con hijos
DNI: 29.994.903
DOMICILIO: Calle 504 N°1170 Manuel B. Gonnet, prov. Bs. As., Argentina
TELÉFONO CELULAR: 0221-15-5522072
CORREO PERSONAL: jpcicia@gmail.com
CORREO LABORAL: juanc@ciop.unlp.edu.ar

FORMACIÓN ACADÉMICA

Universitario

2003 – 2013 **Ingeniería Electrónica**
Universidad Nacional de La Plata (UNLP), La Plata
Título obtenido: Ingeniero en Electrónica

Secundario

1999 – 2002 **Ciclo superior**
Bachillerato de Bellas Artes (UNLP), La Plata
Título obtenido: Bachiller especial en Discursos Visuales, con orientación en Códigos Socializados.

1996 – 1998 **Tercer Ciclo de la EGB**
Bachillerato de Bellas Artes (UNLP), La Plata
Título obtenido: Aprobado el Tercer Ciclo de la Educación General Básica en la Especialidad Discursos Visuales.

ANTECEDENTES DOCENTES

SEPTIEMBRE 2015 -
MARZO 2023 **Ayudante Diplomado Ordinario**
Universidad Nacional de La Plata (UNLP), La Plata
Cargo: Ayudante Diplomado Ordinario Dedicación Simple (código O-A-74/4).
Fecha de inicio: 1/9/2015.
Institución: Facultad de Ingeniería, *Universidad Nacional de La Plata*.
Área pedagógica: Matemática Aplicada, cátedra F314-Matemática Aplicada.

MARZO 2014 -
AGOSTO 2015 **Ayudante Diplomado Interino**
Universidad Nacional de La Plata (UNLP), La Plata
Cargo: Ayudante Diplomado Suplente con Dedicación Simple.
Fecha de inicio: 19/3/2014.
Institución: Facultad de Ingeniería, *Universidad Nacional de La Plata*.
Área pedagógica: Matemática Aplicada de las cátedras "F301-Matemática D1" y "F311-Matemática E".

CURSOS

SEPTIEMBRE 2016 – MARZO 2017	Curso de postgrado <i>Escuela de Postgrado y Educación Continúa, Facultad de Ingeniería, Universidad Nacional de La Plata (UNLP), La Plata</i> Nombre: “Tecnología de Fibras Ópticas Aplicados al Desarrollo de Sensores”. Duración: 40 horas. Asistido o aprobado: Aprobado.
---------------------------------	--

ANTECEDENTES ACADÉMICOS

MAYO 2012 – OCTUBRE 2012	Becario de transferencia <i>Universidad Nacional de La Plata (UNLP), La Plata</i> Fecha de inicio: 1/5/2012 Fecha de terminación: 31/10/2012. Lugar de desarrollo: Laboratorio de Electrónica Industrial, Control e Instrumentación (LEICI) del Departamento de Electrotecnia, Facultad de Ingeniería, Universidad Nacional de La Plata. Institución otorgante: Facultad de Ingeniería, Universidad Nacional de La Plata. Por concurso: Si. Durante el período de vigencia de la misma se realizó parte del trabajo final de la carrera de Ingeniería Electrónica. Este trabajo consistió en el desarrollo e implementación de un receptor SDR utilizando un SoC en FPGA.
-----------------------------	---

ANTECEDENTES PROFESIONALES

2016 - <i>presente</i>	Personal de apoyo profesional CONICET <i>Centro de Investigaciones Ópticas (CIOp), La Plata</i> Cargo de la Carrera de Personal de Apoyo (CPA) a la Investigación y Desarrollo de CONICET categoría Profesional para tareas de diseño, simulación y ejecución de proyectos de instrumentación electrónica y opto-electrónica. Dentro de las tareas realizadas se pueden destacar: diseño, simulación, desarrollo, construcción y prueba de equipos electrónicos; diseño y desarrollo de <i>software</i> de operación y control de equipos electrónicos; diseño, armado y mantenimiento de servidores de datos; integración de placas electrónicas (PCB); entre otras.
2015 - 2016	Ingeniero de desarrollo <i>Veng S.A., La Plata</i> Contratado por la empresa Veng S.A. como Ingeniero Electrónico para realizar tareas de diseño, implementación y fabricación de sistemas electrónicos de aplicación aeroespacial. Dentro de las tareas realizadas se pueden destacar: rediseño, fabricación y testeado de equipos GSE (<i>Ground Support Equipment</i>) utilizados para dar soporte a equipos electrónicos de aplicación aeroespacial; rediseño de circuitos conmutadores de potencia; diseño de PCBs; diseño, fabricación y testeado de cableado (<i>wire harness</i>) de aplicación aeroespacial; diseño y desarrollo de equipos de recepción y decodificación de telemetría; entre otras. Participación en la integración del Vehículo Experimental 5A (VEX-5A).
2012 – 2015	Diseño y desarrollo en Electrónica y Opto-Electrónica <i>Centro de Investigaciones Ópticas (CIOp), La Plata</i> Contratado por el Centro de Investigaciones Ópticas (CIOp) como Ingeniero Electrónico para realizar tareas de diseño, desarrollo, simulación, implementación y testeado de sistemas opto-electrónicos, electrónicos e informáticos, como parte de proyectos de instrumentación electrónica y opto-electrónica.

Dentro de las tareas realizadas se pueden destacar: diseño, desarrollo, implementación y validación de métodos numéricos que permiten detectar y cuantificar perturbaciones en señales espectrales; diseño del hardware y software necesarios para implementar dichos métodos; diseño e implementación de GSE (*Ground Support Equipment*); preparación, poblado, stacking y stress-relief de placas electrónicas de uso aeroespacial; integración de equipos electrónicos y opto-electrónicos de uso aeroespacial; contrastado de instrumentos de medición de temperatura y deformación, por medio de efectos ópticos, utilizando láser variable en longitud de onda; entre otras. Participación en la integración del equipo BGS01 en el Vehículo Experimental 1A (VEX-1A), incluyendo la integración de sensores y puesta a punto del módulo de electrónica.

2011 - 2012

Diseño y realización de un SoC

Laboratorio LEICI del Dpto. de Electrotecnia, Fac. de Ingeniería, UNLP, La Plata
Desarrollo e implementación de un receptor SDR, en un System-on-Chip (SoC) utilizando FPGA, junto con su estación de monitoreo (GSE - *Ground Support Equipment*). Utilización de la librería GRLIB (conjunto de IP cores), la cual incluye al microprocesador LEON3. Desarrollo en lenguaje C de software para el sistema operativo de tiempo real (RTEMS) utilizado en el receptor. Desarrollo del software de control remoto en lenguaje C para Linux en PC. Utilización del protocolo TCP/IP sobre un enlace Ethernet para la comunicación entre el receptor y su estación de control remoto.

2008 - 2011

Desarrollo y soporte técnico informáticos

Desarrollo, armado, instalación y soporte técnico de hardware y software para PC de forma independiente.
Ensamblado del hardware y programación de software específicos para cobro y mantenimiento de *stock* en rubro comercial.
Soporte técnico y mantenimiento de sistemas de cobro y control de *stock*.
Diseño, armado y mantenimiento de redes inalámbricas y cableadas de computadoras.
Diseño e implementación de software especializado en captura, procesamiento y almacenamiento de imágenes para instrumental médico del Instituto Médico De La Ribera (La Merced/25 286, Ensenada).
Soporte y mantenimiento informático (hardware y software) de forma independiente.

IDIOMAS

ESPAÑOL: Lengua madre

INGLÉS: Lectura técnica avanzada, escritura media, oral básica.

CONOCIMIENTOS INFORMÁTICOS

OFIMÁTICA: Microsoft Office, LibreOffice, Google Workspace.

GRÁFICO: Adobe Illustrator, Adobe Photoshop, Autodesk 3D Studio, Autodesk Autocad, Blender, GIMP, Inkscape, SketchUp, Draw.io.

CIENTÍFICO/TÉCNICO: Wolfram Mathematica, Mathworks MATLAB, LTspice, LabVIEW.

DESARROLLO: Visual Studio Code, Eclipse IDE, Qt Creator, LPCXpresso's IDE, STM32CubeIDE, TouchGFX, Git.

SISTEMAS OPERATIVOS: Windows, GNU/Linux, Mac OS X, RTEMS, FreeRTOS.

LENGUAJES: C, C++, Makefile, Shell script, MATLAB, Python, Assembler, \LaTeX .