



# Guillermo Luis Castiglioni

## *Curriculum Vitae*

### Datos Personales

- o **Nombre:** Guillermo Luis
- o **Apellidos:** Castiglioni
- o **D.N.I:** 31.195.851
- o **Fecha de Nacimiento:** 17 de agosto 1984
- o **Dirección:** Calle 492 N°1517 , Gonnet , Código Postal 1897
- o **Teléfono:** 0221-15-6256766
- o **Correo:** guillermo.castiglioni@gmail.com
- o **Estado civil:** Soltero

### Formación académica

- 2021–2023 **Especialización en Sistemas Embebidos**, *Facultad de Ingeniería*, Universidad de Buenos Aires.
- 2003–2011 **Ingeniero Electrónico**, *Universidad Nacional de La Plata*, La Plata.
- 2000–2003 **Educación polimodal**, *Economía y gestión de empresas*, Instituto Jesús Sacramentado, Nueve de Julio.Pcia. Buenos Aires.
- 1990–1999 **Estudios primarios**, *Instituto Jesús Sacramentado*, Nueve de Julio, Pcia. de Buenos Aires.

### Cursos y Seminarios

- Agosto 2016 **Introducción al Método de los Elementos Finitos**, *Universidad Nacional de La Plata*, Curso de postgrado, 96hs.
- Marzo 2017
- Sept 2016 **Tecnología de Fibra Ópticas Aplicados al Desarrollo de Sensores**, *Universidad Nacional de La Plata*, Curso de postgrado, 40hs.
- Marzo 2017
- Agosto 2015 **Técnicas Avanzadas de Diseño Digital**, *Universidad Nacional del Centro de la Provincia de Buenos Aires*, Curso de postgrado, 80hs.
- Febrero 2016

Calle 492 N°1517 – Gonnet, La Plata ,Código Postal: 1897

📞 0221-15-6256766 • ✉ guillermo.castiglioni@gmail.com

- Marzo 2013 **Comunicaciones Ópticas: características y procesos presentes en enlaces modernos**, *Universidad Nacional de La Plata*, Curso de postgrado, 40hs.  
 Sept 2013
- Agosto 2012 **Diseño de sistemas tolerantes a fallas**, *Universidad de Buenos Aires*, Curso de especialización, 24 hs.
- Junio 2011 **Técnicas de validación para la compatibilidad electromagnética**, *Universidad Nacional de La Plata*, Curso de especialización para formación continua, 20 hs.
- Mayo 2010 **Procesamiento analógico de señales**, *Universidad Nacional de La Plata*,  
 Agosto 2010 Curso de postgrado, 60hs.
- Julio 2007 **Síntesis de Sistemas Digitales**, *Escuela de Ciencias Informáticas*, Universidad de Buenos Aires.  
 Lenguaje VHDL, componentes virtuales, y dispositivos programables

## Experiencia Laboral

### Especialidad

- Octubre 2011 **Centro de Investigaciones ópticas (CIOP)**, *Ingeniero de desarrollo*,  
 Actualidad Gestión y administración de Servicios Tecnológicos de Alto Nivel. Contrastación y calibración de filtros ópticos para opacímetros y confección de certificados. Desarrollo de un sistema de adquisición de datos para laboratorio: análisis de requerimientos de diseño y posibles implementaciones, estudio del hardware a implementar, provisión de componentes y elementos accesorios, gestión para la fabricación de placas de circuito impreso (PCBs), programación en C de librerías para manejo de periféricos de un microcontrolador, verificación cualitativa del adquirente, confección del manual de instalación. Desarrollo e implementación de interfaz gráfica de usuario para diversos instrumentos.  
 Desarrollo de un Sistema Interrogador Óptico para monitoreo de la salud estructural en vehículos espaciales empleando redes de Bragg. Desarrollo e implementación de código de descripción de hardware para implementación en dispositivos lógicos programables(FPGA) en lenguaje VHDL. Diseño e implementación de circuitos electrónicos para manejo y control de dispositivos Optoelectrónicos como SLEDs, fotodiodos, switches ópticos, entre otros. Diseño de circuito impreso, poblado de las placas empleando tecnología SMD y realización de ensayos para validación de diseño y evaluación de performance. Redacción de documentación técnica
- Sept 2010 **Reparación torno CNC**, *Empresa Weisz Instrumentos®*, Mantenimiento externo.  
 Dic 2010 Reparación de tablero eléctrico y automatización del porta-herramientas.
- Febrero 2007 **Becario en laboratorio CETAD**, *Centro de Técnicas Analógicas y Digitales*,  
 Dic 2007 Universidad Nacional de La Plata, Facultad de Ingeniería.  
 Capacitación en FPGA y lenguaje VHDL. Proyectos basados en microcontroladores.

### Docencia

- Agosto 2019 **Profesor Interino D.S.**, *Materia: Introducción a la Programación y Análisis Numérico*, Universidad Nacional de La Plata, Facultad de Ingeniería.  
 Actualidad Expediente:

- Sept 2015 **Ayudante Diplomado Ordinario D.S.**, *Área: Matemática Aplicada*, Universidad Nacional de La Plata, Facultad de Ingeniería.  
 Sept 2020 Expediente: 300-001282/14
- Sept 2013 **Jefe de Trabajos Prácticos D.S.**, *Área: Matemática Especiales*, Universidad Nacional de La Plata, Facultad de Ingeniería.  
 Julio 2019 Expediente: 300-011.903/13, 300-004.646/15
- Octubre 2012 **Ayudante Diplomado Interino D.S.**, *Cátedra: Física I*, Universidad Nacional de La Plata, Facultad de Ingeniería.  
 Agosto 2015 Expedientes: 300-09284/12 y 300-010.865/13.
- Octubre 2012 **Ayudante Diplomado Interino D.S.**, *Área: Matemática Aplicada*, Universidad Nacional de La Plata, Facultad de Ingeniería.  
 Sept 2013 Expediente: 300-09244/12
- Sept 2010 **Ayudante alumno**, *Curso de nivelación 2011. Modalidad A y B*, Universidad Nacional de La Plata, Facultad de Ingeniería.  
 Dic 2011 Expedientes: 300-004.066/10, 300-004.174/10, 300-004.174/10-001 y 300-004.174/10-003.
- Dic 2010 **Ayudante alumno**, *Curso de nivelación 2010. Modalidad A*, Universidad Nacional de La Plata, Facultad de Ingeniería.  
 Febrero 2010 Expediente: 300-001.597/09
- Dic 2008 **Ayudante alumno**, *Curso de nivelación 2009. Modalidad A*, Universidad Nacional de La Plata, Facultad de Ingeniería.  
 Febrero 2009 Expediente: 300-014.388/08
- Octubre 2008 **Ayudante alumno "add honorem"**, *Cátedra: "Circuitos digitales y microprocesadores"*, Universidad Nacional de La Plata, Facultad de Ingeniería.  
 Febrero 2009 Expediente: 304-013.648/08

## Idiomas

Castellano	Nativo	
Inglés	Nivel básico	<i>Buena lectura y comprensión de hojas técnicas</i>
Portugués	Nivel medio	<i>Buen manejo oral y escrito</i>

## Conocimientos técnicos

<b>Microcontroladores</b>	Programación de microcontroladores en lenguaje C. Experiencia en la marca <i>Freescall, Texas Instruments y ST Microelectronics</i>
<b>RTOS</b>	Sistemas operativos de tiempo real. Experiencia en utilizando freeRTOS en microcontroladores STM32
<b>FPGA</b>	Programación de dispositivos Lógicos Programables. Experiencia en la marca Xilinx
<b>GUI</b>	Programación de interfaces gráficas para manejo de instrumentos. Experiencia en Qt y QML empleando Qt Creator.
<b>PCB's</b>	Diseño de PCB empleando <i>Altium Designer</i> . Realización de PCBs multicapas.
<b>LaTeX</b>	Uso avanzado de editor de textos científicos.

Calle 492 N°1517 – Gonnet, La Plata ,Código Postal: 1897

☎ 0221-15-6256766 • ✉ guillermo.castiglioni@gmail.com

## Otros datos de interés

- 20 al 23 **Presentación de poster**, *"Desarrollo de software para utilización de cámara CCD como parte de un espectrógrafo"*, XV Taller de Óptica y Fotofísica - X  
Mayo de 2019 Encuentro de Estudiantes de Óptica y Fotofísica, Bariloche 2019.
- Abril 2014 **Tutor de Práctica Profesional Supervisada**, *"Diseño e implementación de un adquisidor de espectros en FPGA"*, UNLP, Facultad de Ingeniería-Centro de  
Julio 2014 Investigaciones Ópticas.  
Alumno: Jorge Berrueta, N°55.257
- Enero 2013 **Tutor de Práctica Profesional Supervisada**, *"Desarrollo y construcción de un cartel led para un sistema de pesaje"*, Universidad Nacional de La Plata,  
Mayo 2013 Facultad de Ingeniería.  
Alumno: Santiago Rodriguez, N°57.528
- 25 al 28 de **Presentación Mural**, *"Desarrollo de un sistema de monitoreo de sensores basados en redes de Bragg"*, 97° Reunión Nacional de Física Argentina, Villa  
Sept 2012 Carlos Paz, Córdoba, Argentina.
- 23 y 24 Mayo **Presentación de poster**, *"Monitoreo de la salud estructural de vehículos espaciales. Sistema de medición por redes de Bragg"*, Taller de óptica y Fotofísica  
de 2012 2012, La Plata.
- 2010-2011 **Tesis de grado**, *Diseño y construcción de una base móvil para un robot manipulador de objetos.*
- Febrero 2008 **Alumno de intercambio universitario proyecto MARCA**, *Universidad*  
Julio 2008 *Estadual de San Pablo, Brasil.*